

时钟资源

内部参考时钟		
频率	10	MHz
稳定度	± 0.5 (0-55°C)	ppm
外部参考输入时钟		
频率	10 \pm 0.25	MHz
输入阻抗	50	Ω
输入范围	-5~10	dBm
耦合方式	AC	
输出时钟		
频率	10	MHz
准确度	± 3	ppm
耦合方式	AC	
输出功率	10.5	dBm

订货信息

产品型号	描述
PXIe-7506	2输入2输出中频收发模块
PXIe-7562	2通道中频数字化仪
PXIe-7572	2通道中频任意波形发生器

聚星仪器上海总部

地址：上海市浦东新区张东路1387号集电港二期10幢2号2~3楼

邮编：201203

电话：021-6879 5660

传真：021-6879 5670

邮箱：info@JXInst.com

主页：www.JXInst.com



PXIe-7506 智能软件无线电处理器



www.JXInst.com

- ✓ 双通道ADC，14/16bits分辨率，250MSps采样率
- ✓ 双通道DAC，16bits分辨率，1GSps转换速率（含硬件4倍内插）
- ✓ 具备PCI Express Gen2 ×8 Lane高速数据传输接口
- ✓ 1GB DDR3大容量数据缓存，支持乒乓操作
- ✓ 高精度TCXO，并支持外部参考输入时钟
- ✓ 16通道可编程方向3.3V LVTTTL DIO
- ✓ 板载锁相环可灵活配置，为ADC和DAC提供采样时钟
- ✓ 板载Xilinx Kintex-7 XC7K325T FPGA，具有丰富的硬件乘法器和RAM资源，方便用户自定义复杂的实时信号处理算法
- ✓ 适用于Windows 7/10 32/64 位的驱动程序
- ✓ 工作温度范围0~55°C

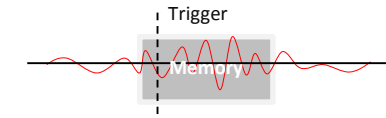

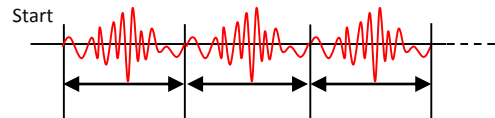



模拟输入通道

输入通道数	2	
输入阻抗	50	Ω
输入信号范围	2V _{p-p} /10dBm	
输入耦合方式	AC	
采样率	250	MS/s
分辨率（带宽10MHz 以上）	14	bits
分辨率（带宽10MHz 以下）	16	bits
带宽(-3dB)	0.5~135	MHz
通带平坦度	±1	dB
0.5MHz~35MHz	±0.5	dB
35MHz~135MHz	±0.5	dB
通带增益漂移	0.007	dB/°C
无杂散动态范围（SFDR）	-1dBFS输入/100MSps	
f _{IN} =26MHz	80	dBc
f _{IN} =42MHz	82	dBc
f _{IN} =69MHz	88	dBc
f _{IN} =96MHz	86	dBc
信噪比（SNR）	-1dBFS输入/100MSps	
f _{IN} =26MHz	66	dBFS
f _{IN} =42MHz	67	dBFS
f _{IN} =69MHz	68	dBFS
f _{IN} =96MHz	68	dBFS
总谐波失真（THD）	-1dBFS输入/100MSps	
f _{IN} =26MHz	-75	dBc
f _{IN} =42MHz	-75	dBc
f _{IN} =69MHz	-76	dBc
f _{IN} =96MHz	-75	dBc
毛刺（SPUR）	-105	dBm
平均噪声密度	-142	dBm/Hz
IP2	79（典型值）	
IP3	32（典型值）	
接收缓存	512	MB

模拟输出通道

输出通道数	2	
输出阻抗	50	Ω
连接器类型	SMB	
DAC分辨率	16	bits
耦合当时	AC	
带宽(-3dB)	0.5~100	MHz
输出范围	±0.3	V
转换速率	1（Max）	GS/s
发送缓存	512	MB

输出模式	单次模式	
	流模式	
	波形循环模式	
	触发模式	

数字量输入/输出

输入/输出通道	16	每通道方向可编程
电平标准	3.3V LVTTTL	
输出驱动能力	8（MAX）	mA
信号速率	180（MAX）	Mbps

温度范围

工作温度	0~55	°C
存储温度	-40~70	°C

供电及功耗

供电电压	12	V
功耗	22(Max)	W